HW0\_TrafficLight

學號：F74056247

姓名：曾大瑋

* 模擬完成截圖：
* 
* 波形截圖與說明：(此部分需簡單說明波形呈現的意義)
* 
* sysclk是clock
* 可以看出來在pass=1的時候R會被中斷變成G(clock 6)
* 如果G還是1的話G則不變(clock9)
* 其他部分則照規定12,5,10一次循環